⑲ 日本国特許庁(JP)

⑩特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭64-48481

@Int_Cl.4

識別記号

庁内整理番号

❷公開 昭和64年(1989)2月22日

H 01 S 3/103 // H 04 B 9/00

7377-5F 8523-5K

審査請求 未請求 発明の数 1 (全5頁)

❷発明の名称

半導体レーザ変調制御方式

②特 願 昭62-204206

❷出 願 昭62(1987)8月19日

79発明者 西

央

神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

⑪出 願 人 富士通株式会社

神奈川県川崎市中原区上小田中1015番地

砂代 理 人 弁理士 柏谷 昭司 外1名

本

明 知 書

1 発明の名称

半導体レーザ変調制御方式

2 特許請求の範囲

半導体レーザ(1)に入力データに従って駆動 電流を供給する駆動回路(2)を備え、前記入力 データの"1","0"に従って前配半導体レー ザ(1)を、高発光状態と非発光状態又は低発光 状態に変調する方式に於いて、

前記半導体レーザ (1) に前記駆動回路 (2) から供給する前配駆動電流の立上り部の振幅を、 該駆動電流のピーク値に比較して少なくとも一定 時間低く制御する

ことを特徴とする半導体レーザ変調制御方式。

3 発明の詳細な説明

(概要)

入力データに対応して半導体レーザを変調駆動 する半導体レーザ変調制御方式に関し、

緩和振動を小さくできるように駆動することを 目的とし、 半導体レーザに入力データに従って駆動電流を供給する駆動回路を備え、前記入力データの*1*, *0 *に従って前記半導体レーザを、高発光状態と非発光状態又は低発光状態に変調する方式に於いて、前記半導体レーザに前記駆動回路から供給する前記駆動電流の立上り部の振幅を、該駆動電流のピーク値に比較して少なくとも一定時間低く制御するように構成する。

(産業上の利用分野)

本発明は、入力データに対応して半導体レーザ を変調駆動する半導体レーザ変調制御方式に関す るものである。

ディジタル光通信方式に於いては、半導体レーザの駆動電流を入力データに従って制御する直接 変調方式が採用されている。又低損失の単一モー ド光ファイバが開発され、高速データの伝送が可能となるに伴って、半導体レーザを安定に高速変 調駆動することが要望されている。

(従来の技術)

従来の半導体レーザの直接変調方式は、半導体

A

レーザに、レーザ発光を開始する関値電流近傍の 電流をパイアス電流として供給し、非発光状態又 は低発光状態としておき、入力データが、例えば 1 の時に、高発光状態となるように駆動電流 をパイアス電流に重畳して供給するものである。

従って、入力データが・1 * の時に高発光状態 、* 0 * の時に非発光状態又は低発光状態となる 強度変調が行われ、半導体レーザの出力光信号は 光ファイバにより受信何へ伝送される。受信倒で は、ホトダイオード等の受光素子により光信号を 電気信号に変換し、レベル識別により原データの * 1 * . * 0 * を再生するものである。

(発明が解決しようとする問題点)

半球体レーザを高速データで変調する場合に、 第8図に示すような矩形波の駆動電流を半導体レーザに供給した時、緩和振動によって出力光信号 は駆動電流波形とは異なる波形となる。特に、駆 動電流の立上りに於ける緩和振動の第1ピーク値 が、図示のように、第2ピーク値に比較して著し く大きくなる。

(3)

給する駆動電流の立上り部の振幅を、そのピーク 値に比較して少なくども一定時間低くなるように 制御するものである。

(作用)

級和援動は、駆動電流に対応して大きくなるものであるが、駆動電流の初期値をピーク値に比較して低くし、階段的或いは連続的にピーク値に上昇するように制御する。従って、駆動電流の第1ピーク値も小さくなり、緩和援動の第1ピーク値も小さくなり、緩和援動を抑制することがのできる。それによって、半導体レーザ1の発光ステイバの変動も小さくなり、光ファイバの変したとが少なくなるから、受信光信号波形の劣化が少なくなる。

(実施例)

以下図面を参照して本発明の実施例について詳 細に説明する。

第2図は本発明の実施例のブロック図であり、 11は半導体レーザ、12は電界効果トランジス タ、13はチョークコイル、14は分岐部、15 この緩和援動は、駆動電流に対応して大きくなるもので、この緩和援動が大きいと、DPBレーザ等の単一モードの半導体レーザに於いても、チャーピングやモードジャンプが生じて発光スペクトルの変動が大きくなり、光ファイバを伝数中に被長分散の影響を受け、受信光信号波形は大きくなことになる。即ち、受信識別タイミングに於けるアイバターンが劣化して、受信識別領りが増加する欠点がある。

本発明は、緩和援動を小さくできるように駆動 することを目的とするものである。

(問題点を解決するための手段)

本発明の半導体レーザ変調制御方式は、駆動電 流波形を制御して、緩和振動を小さくするもので あり、第1図を参照して説明する。

半導体レーザ1に入力データに従って駆動電流を供給する駆動回路2を備え、前記入力データの "1"、"0"に従って半導体レーザ1を高発光状態と非発光状態又は低発光状態とに変調する方式に於いて、半導体レーザ1に駆動回路2から供

(4)

は遅延回路、16は合成部、17は波形処理部である。

半導体レーザ11は、チョークコイル13を介 して、関値電流近傍のバイアス電流IIIが供給される。又電界効果トランジスタ12のゲート・ス電 時に、電界効果トランジスタ12のゲート・ス電 で工事効果トランジスタ12のゲート、スポートでは で工事体レーザ11に供給される。トレー で重量されて半導体レーザ11に供給すり にはなる。トレーザ11に供給する。トレー ではなる。トレーが ではなる。 できる。 としていた光信号を出力することができる。

この実施例に於いては、入力データは、分岐部 14により分岐され、一方は遅延回路15により 遅延され、他方は被形処理部17に於いて被形処 理され、合成部16に於いて波形合成されて、立 上りが階段状に変化する駆動信号として電界効果トランジスタ12のゲートに加えられ、半導体レーザ11の駆動電液は、駆動信号に対応した階段状となり、立上り部の電流を駆動電流のピーク値に比較して低くできるから、緩和振動の第1ピーク値を低くすることができる。即ち、緩和振動を抑制して半導体レーザ11の発光スペクトルの変動を小さくすることができる。

(7)

の一方は遅延回路 2 5 を介して論理積回路 2 6 に加えられ、他方は直接論理積回路 2 6 に加えられるから、論理積回路 2 6 の出力信号は、入力データのパルス幅の信号となる。従って、遅延時間を入力データのパルス幅の半分の時間とすると、論理積回路 2 6 の出力信号は、入力データのパルス幅の半分のパルス幅を有するものとなる。

この出力信号は、減衰器 2 7 により所定のレベルに減衰され、反転部 2 8 により極性が反転されて合成部へ加えられる。従って、合成部により階段状の駆動信号が形成されることになる。この場合も、論理積回路 2 6 の出力信号の極性を反転した後、所定のレベルに減衰させる構成とすることができる。

第7図は波形処理部17の更に他の例のブロック図であり、微分回路30により入力データが微分され、整流回路31により負極性の微分出力信号が出力され、振幅制御部32により所定のレベルとなるように微分出力信号の振幅が制御され、

又第4図は本発明の他の実施例の動作説明図であり、駆動電流の立上りをピーク値まで連続的に上昇させる場合を示し、ピーク値に上昇させた後、直ちに立下るような波形とすることもできる。この場合の立上りの傾斜を、緩和振動の第1ピーク値が第2ピーク値に近似するように選定することができる。

第5図は第2図に示す実施例の被形処理部17の一例のブロック図であり、入力データとクロック図であり、入力データとクロック信号とが符号変換部21に加えられ、入力データの前半に相当するパルス幅の信号に変換きないで、所定のレベルに減衰されて反転部23に加えられ、極性が反転されて成部へ加えられる。従って、合成部(第2図参照)の出力信号は階段状の信号となる。この場合、符号変換部21の出力信号の極性を反転してから、所望のレベルに減衰させて合成部へ加える構成とすることもできる。

第6図は波形処理部 17の他の例のブロック図であり、分岐部 24により分岐された入力データ

(8)

合成部へ加えられる。従って、合成部により階段 状の駆動信号が形成されることになる。

(発明の効果)

以上説明したように、本発明は、半導体レーザ 1 に駆動回路 2 から供給する駆動電流の立上りを 、階段状又は傾斜させて、駆動電流のピーク値に

比較して少なくとも一定時間低く制御するもので あり、それによって緩和援動の第1ピーク値を低 くすることができ、緩和援動を抑制できることに より、発光スペクトルの変動も小さくなるから、 光ファイバの波長分散の影響が小さくなって、受 信光信号波形の劣化も小さくなる。又駆動電流の 立上りのみ階段状又は傾斜させ、立下りは急峻の ままとするから、光信号の立下りも比較的急峻と なり、符号間干渉は少なくなる。従って、ディジ タル光通信方式に於ける送信側の半導体レーザ1 を安定に変調制御できる利点がある。

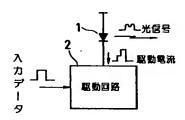
4 図面の簡単な説明

第1図は本発明の原理説明図、第2図は本発明 の実施例のブロック図、第3図及び第4図は本発 明の異なる実施例の動作説明図、第5.図、第6図 及び第7図は波形処理部のブロック図、第8図は 従来例の動作説明図である。

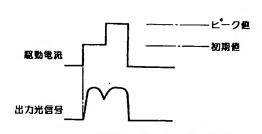
1は半導体レーザ、2は駆動回路、11は半導 体レーザ、12は電界効果トランジスタ、13は チョークコイル、14は分岐部、15は遅延回路 、16は合成部、17は波形処理部である。

特許出願人 富士源株式会社 代理人弁理士 柏 谷 昭 代理人弁理士 渡 邊 弘

(11)

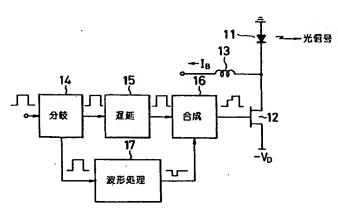


本発明の原理説明図 第 | 図

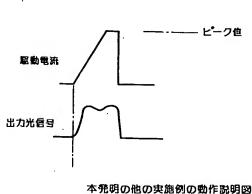


(12)

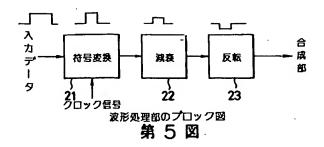
本発明の一実施例の動作説明図 第3図

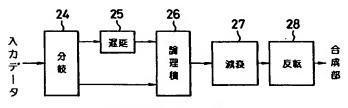


本発明の実施例のブロック図 第2図

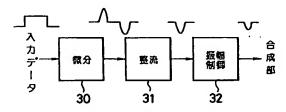


第 4 図

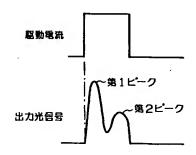




波形処理部のプロック図 第6図



波形処理部のプロック図 第7図



従来例の動作説明図 第 8 図

jpo.txt

PAT-NO:

JP401048481A

DOCUMENT-IDENTIFIER: JP 01048481 A

TITLE:

SEMICONDUCTOR LASER MODULATION CONTROL SYSTEM

PUBN-DATE:

February 22, 1989

INVENTOR-INFORMATION:

NAME

NISHIMOTO, HIROSHI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

FUJITSU LTD

N/A

APPL-NO:

JP62204206

APPL-DATE:

August 19, 1987

INT-CL (IPC): H01S003/103, H04B009/00

ABSTRACT:

PURPOSE: To reduce deterioration of waveform of received optical signal by performing control so that the amplitude of leading edge of drive signal may be lower for a certain amount of time as compared with the peak value.

CONSTITUTION: The leading edge of drive current supplied from a drive circuit 2 to a semiconductor laser 1 is changed in steps or slantwise to allow it to be controlled low at least for a certain amount of time as compared with the peak value of drive current. Thus, the first peak value of relaxation drive is made to be low and relaxation oscillation is restricted. It allows the fluctuation of emission spectrum to be small and influence of wavelength dispersion of optical fiber to be small, thus resulting in less deterioration of waveform of received optical signal.

COPYRIGHT: (C)1989, JPO& Japio